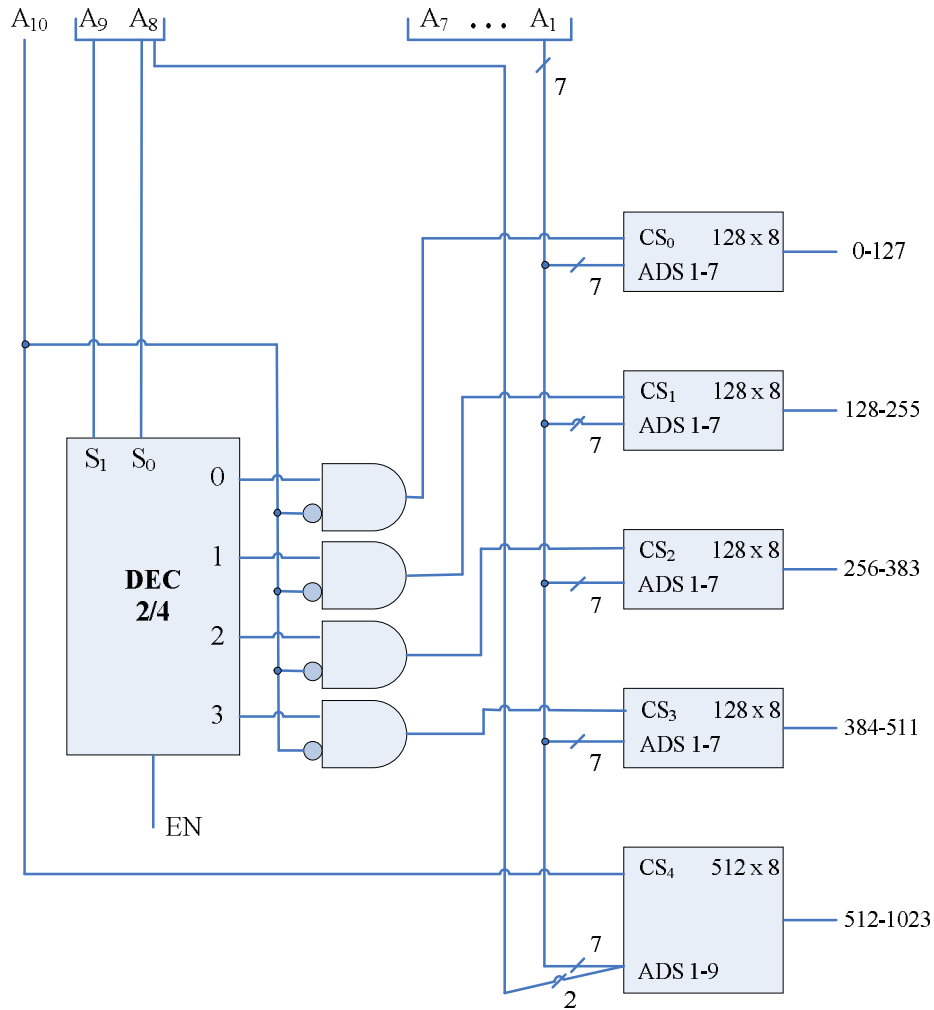


Vježbe VIII

Memorije velikog kapaciteta

1. Prikazati organizaciju memorije 1Kx8 koristeći memorijske čipove 128x8 (4 komada) i 512x8 (1 komad), dekoder DEC2/4 i potreban broj logičkih kola.



	A_{10}	A_9	A_8	A_7	A_6	A_5	A_4	A_3	A_2	A_1	
D_0	0	0	0	0	0	0	0	0	0	0	0-127
D_0	0	0	0	1	1	1	1	1	1	1	128-255
D_1	0	0	1	0	0	0	0	0	0	0	256-383
D_1	0	0	1	1	1	1	1	1	1	1	384-511
D_2	0	1	0	0	0	0	0	0	0	0	512-1023
D_2	0	1	0	1	1	1	1	1	1	1	
D_3	0	1	1	0	0	0	0	0	0	0	
D_3	0	1	1	1	1	1	1	1	1	1	
	1	0	0	0	0	0	0	0	0	0	
	1	1	1	1	1	1	1	1	1	1	

$$CS_0 = D_0 \bar{A}_{10}$$

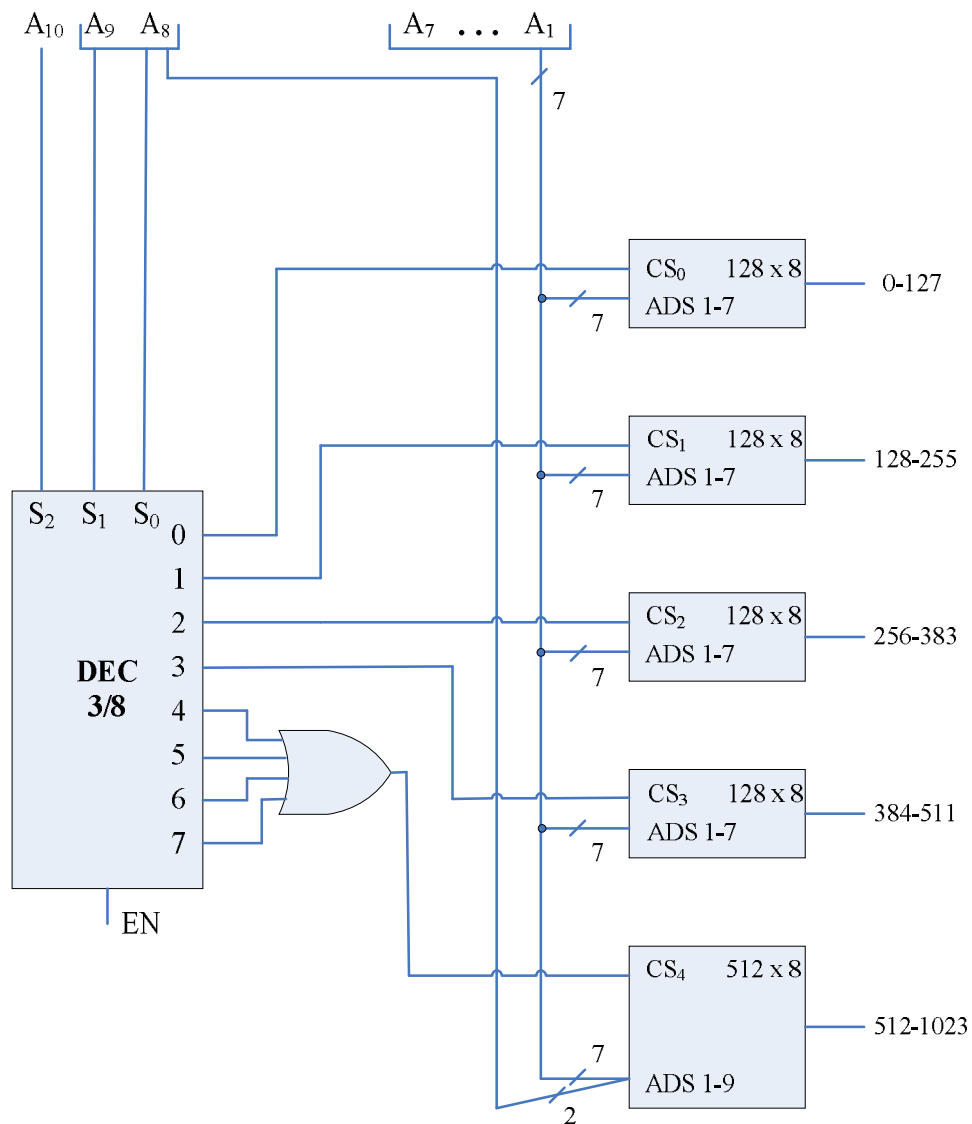
$$CS_1 = D_1 \bar{A}_{10}$$

$$CS_2 = D_2 \bar{A}_{10}$$

$$CS_3 = D_3 \bar{A}_{10}$$

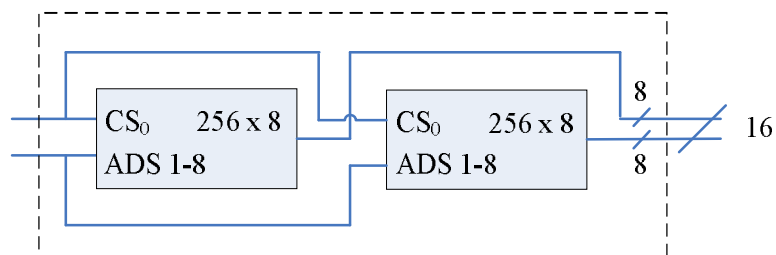
$$CS_4 = A_{10}$$

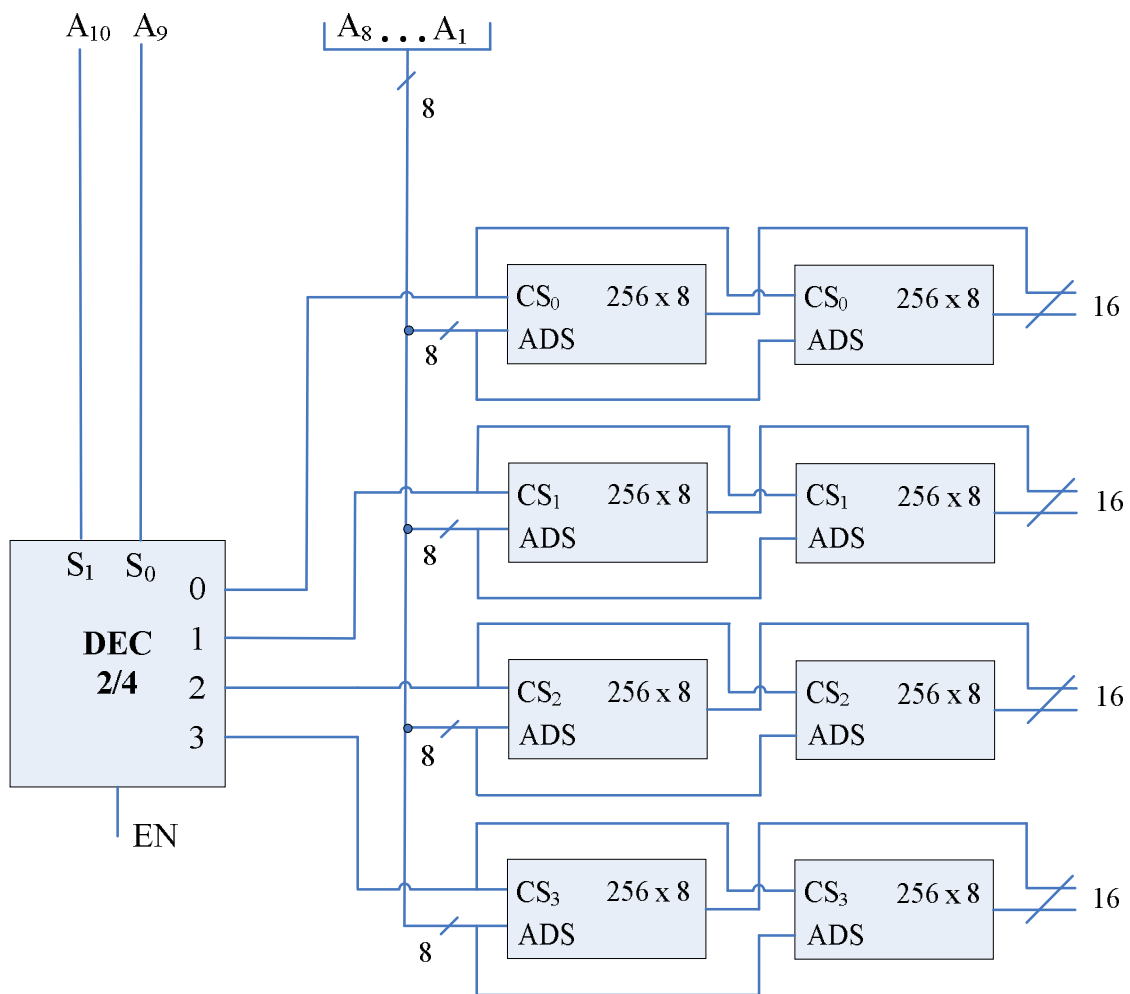
Realizovati prethodnu memoriju koristeći dekodler DEC 3/8. (tabela ostaje ista jer se nijesu mijenjali kapaciteti memorijskih čipova!)



2. Prikazati organizaciju memorije 1Kx16 koristeći memorijske čipove 256x8 (8 komada), dekodler DEC 2/4 i potrebna logička kola.

Formiranje memorijski čipova 256x16 od čipova 256x8 (kapacitet čipa se na ovaj način **NE** povećava!)

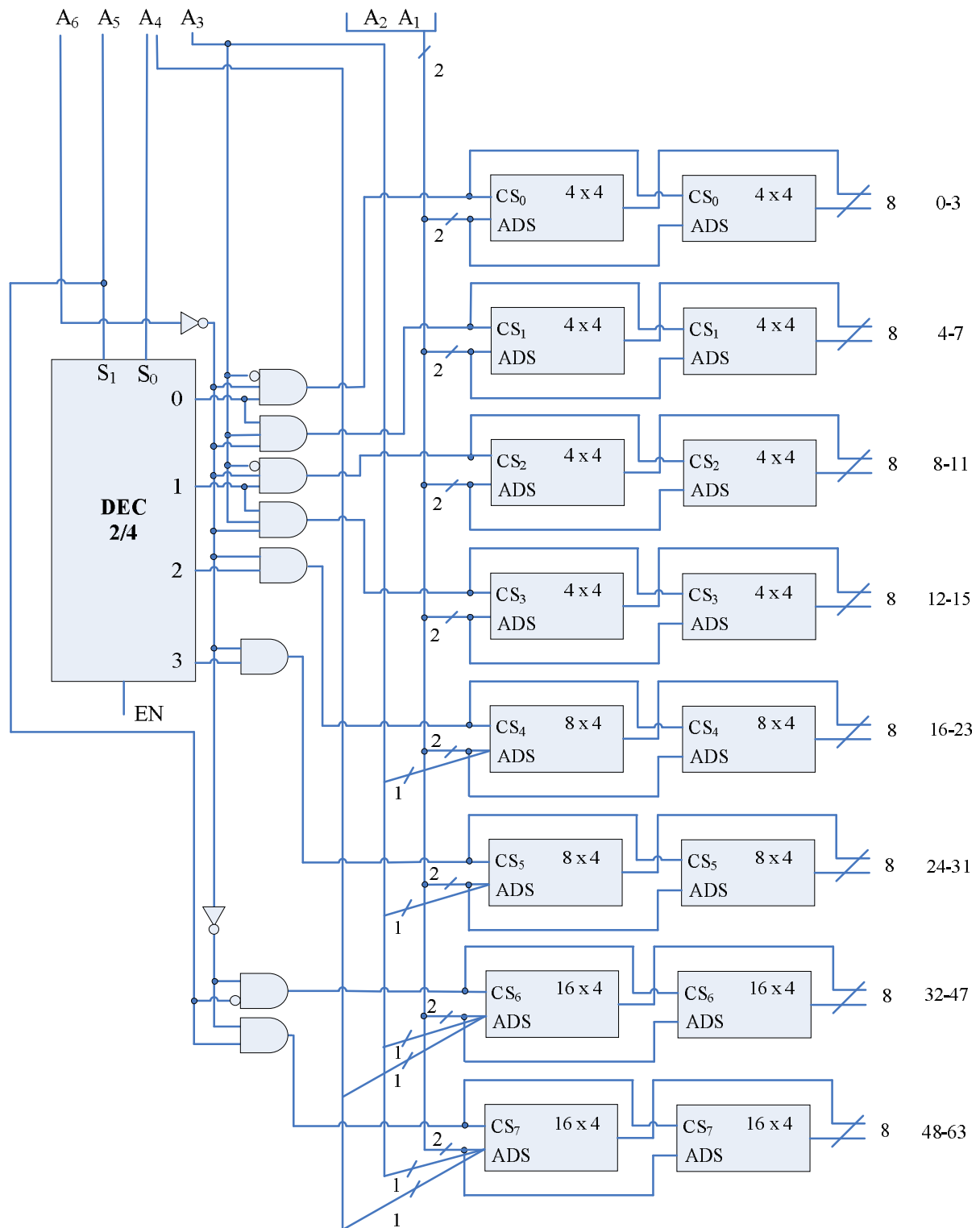




	A ₁₀	A ₉	A ₈	A ₇	A ₆	A ₅	A ₄	A ₃	A ₂	A ₁	
D ₀	0	0	0	0	0	0	0	0	0	0	0-255
D ₀	0	0	1	1	1	1	1	1	1	1	
D ₁	0	1	0	0	0	0	0	0	0	0	256-511
D ₁	0	1	1	1	1	1	1	1	1	1	
D ₂	1	0	0	0	0	0	0	0	0	0	512-767
D ₂	1	0	1	1	1	1	1	1	1	1	
D ₃	1	1	0	0	0	0	0	0	0	0	768-1023
D ₃	1	1	1	1	1	1	1	1	1	1	

3. Prikazati organizaciju memorije 512x8 koristeći memorijske čipove 64x4 (8 komada) i 128x4 (4 komada), dekodier 3/8 i potrebna logička kola.

4. Prikazati organizaciju memorije 64x8 koristeći memorijske čipove 16x4 (4 komada), 8x4 (5 komada) i 4x4 (10 komada), dekodler 2/4 i potrebna logička kola.



Realizacija korišćenjem prve tabele

